

【正誤表】

「Motionnet® 機能拡張 LSI G9006 取扱説明書」(TA600032-JP0/0) に誤りがありました。
 下記のとおり、お詫びして訂正いたします。

－ 記 －

頁	訂正箇所	誤	正
44	5.2.2.3.12 ポート変化 割り込み情報読み出し	「メモリアドレス」を指定して「ポート変化割 り込み情報 (PCII) から「読み出しデータ」を入 力できます。	「ポート変化割り込み情報」(PCII) から「読み出 しデータ」を入力できます。
47	5.2.3.1	RADD (00h) デバイス設定レジスタ	RADD (0) デバイス設定レジスタ
50	5.2.3.2	RENV1 (02h) 環境設定 1 レジスタ	RENV1 (2) 環境設定 1 レジスタ
52	5.2.3.3	RENV2 (04h) 環境設定 2 レジスタ	RENV2 (4) 環境設定 2 レジスタ
53	5.2.3.4	RPORT (06h) 汎用ポート設定レジスタ	RPORT (6) 汎用ポート設定レジスタ
53	5.2.3.5	RTMC (08h) 相対時刻管理カウンター	RTMC (8) 相対時刻管理カウンター
53	5.2.3.6	RSH0 (12h) 「汎用ワンショット 0」信号出力遅 延時間設定レジスタ	RSH0 (12) 「汎用ワンショット 0」信号出力遅延 時間設定レジスタ
54	5.2.3.7	RSH1 (14h) 「汎用ワンショット 1」信号出力遅 延時間設定レジスタ	RSH1 (14) 「汎用ワンショット 1」信号出力遅延 時間設定レジスタ
54	5.2.3.8	RSXS (16h) 汎用ワンショット信号出力設定レジ スタ	RSXS (16) 汎用ワンショット信号出力設定レジ スタ
55	5.2.3.9	RBCS (18h) 「同報ワンショット」信号出力設定 レジスタ	RBCS (18) 「同報ワンショット」信号出力設定レ ジスタ
55	5.2.3.10	RIDC (20h) ID コードレジスタ	RIDC (20) ID コードレジスタ
87	7.3 DC 特性	*2	*1
87	7.3 DC 特性	*3	*2
87	7.3 DC 特性	*4	*3
87	7.3 DC 特性	*5	*4
88	7.4.1 基準クロック (2) 「CKSL = H レベル」 設定時	H レベル幅 T _{CKH} 8 - ns	H レベル幅 T _{CKH} 4 8 ns
88	7.4.1 基準クロック (2) 「CKSL = H レベル」 設定時	L レベル幅 T _{CKL} 8 - ns	L レベル幅 T _{CKL} 4 8 ns

以上。