

【正誤表】

「パルスコントロール LSI PCL6115/PCL6125/PCL6145 取扱説明書」(TA600179-JP0/0) に誤りがありました。  
 下記のとおり、お詫びして訂正いたします。

－ 記 －

頁	訂正箇所	誤	正																																		
268	改訂履歴 <table border="1" style="width: 100%;"> <tr> <td>第2版</td> <td>2025年</td> <td>TA600179-</td> </tr> <tr> <td></td> <td>5月27日</td> <td>JP0/0</td> </tr> </table>	第2版	2025年	TA600179-		5月27日	JP0/0	<p>※ 用語ならびに端子および信号の名称について、旧版からの変更比較が無い。</p> <p>旧版は 用語ならびに端子および信号の名称について、表記ゆれがあるなど、全体的な表記統一と誤記/誤訳の訂正が必要でした。</p> <p>また、近年「マスター」「スレーブ」は使用されないため、表記統一は「メイン」「サブノード」を採用いたしました。なお、本製品で採用した Main&amp;Sub-node は、他社製品では Controller&amp;Target や Controller&amp;Peripheral などの別称である場合があります。</p> <table border="1" style="width: 100%;"> <thead> <tr> <th>#</th> <th>旧表記</th> <th>新表記</th> <th>理由</th> </tr> </thead> <tbody> <tr> <td>1.</td> <td>Master</td> <td>Main</td> <td>BLM 対応。</td> </tr> <tr> <td>2.</td> <td>Slave</td> <td>Sub-node</td> <td>BLM 対応。</td> </tr> <tr> <td>3.</td> <td>DS Device select number.</td> <td>SN Sub-node number.</td> <td>表記揺れ訂正。 (Device/Slave) BLM 対応。</td> </tr> <tr> <td>4.</td> <td>A0/DS0, A1/DS1</td> <td>A0/SN0, A1/SN1</td> <td>表記統一。</td> </tr> <tr> <td>5.</td> <td>GP General purpose.</td> <td>SP Shared purpose.</td> <td>誤記訂正。</td> </tr> <tr> <td>6.</td> <td>D0/GP0, D1/GP1, D2/GP2, D3/GP3, D4/GP4, D5/GP5, D6/GP6, D7/GP7, D8/GP8, D9/GP9, D10/GP10, D11/GP11, D12/GP12, D13/GP13, D14/GP14, D15/GP15</td> <td>D0/SP0, D1/SP1, D2/SP2, D3/SP3, D4/SP4, D5/SP5, D6/SP6, D7/SP7, D8/SP8, D9/SP9, D10/SP10, D11/SP11, D12/SP12, D13/SP13, D14/SP14, D15/SP15</td> <td>表記統一。</td> </tr> </tbody> </table>	#	旧表記	新表記	理由	1.	Master	Main	BLM 対応。	2.	Slave	Sub-node	BLM 対応。	3.	DS Device select number.	SN Sub-node number.	表記揺れ訂正。 (Device/Slave) BLM 対応。	4.	A0/DS0, A1/DS1	A0/SN0, A1/SN1	表記統一。	5.	GP General purpose.	SP Shared purpose.	誤記訂正。	6.	D0/GP0, D1/GP1, D2/GP2, D3/GP3, D4/GP4, D5/GP5, D6/GP6, D7/GP7, D8/GP8, D9/GP9, D10/GP10, D11/GP11, D12/GP12, D13/GP13, D14/GP14, D15/GP15	D0/SP0, D1/SP1, D2/SP2, D3/SP3, D4/SP4, D5/SP5, D6/SP6, D7/SP7, D8/SP8, D9/SP9, D10/SP10, D11/SP11, D12/SP12, D13/SP13, D14/SP14, D15/SP15	表記統一。	<p>※ 改訂履歴に、以下を追加する。</p>
第2版	2025年	TA600179-																																			
	5月27日	JP0/0																																			
#	旧表記	新表記	理由																																		
1.	Master	Main	BLM 対応。																																		
2.	Slave	Sub-node	BLM 対応。																																		
3.	DS Device select number.	SN Sub-node number.	表記揺れ訂正。 (Device/Slave) BLM 対応。																																		
4.	A0/DS0, A1/DS1	A0/SN0, A1/SN1	表記統一。																																		
5.	GP General purpose.	SP Shared purpose.	誤記訂正。																																		
6.	D0/GP0, D1/GP1, D2/GP2, D3/GP3, D4/GP4, D5/GP5, D6/GP6, D7/GP7, D8/GP8, D9/GP9, D10/GP10, D11/GP11, D12/GP12, D13/GP13, D14/GP14, D15/GP15	D0/SP0, D1/SP1, D2/SP2, D3/SP3, D4/SP4, D5/SP5, D6/SP6, D7/SP7, D8/SP8, D9/SP9, D10/SP10, D11/SP11, D12/SP12, D13/SP13, D14/SP14, D15/SP15	表記統一。																																		

頁	訂正箇所	誤	正	
		7. Pulse count start. パルスカウントスタート	Positioning control start. 位置決め制御スタート	誤記訂正。
		8. 自軸スタート (PCS 端子)	OSTA Own-axis start.	記号追加。
		9. PCS	PCS/OSTA	表記統一。
		10. 汎用入力	GPI General purpose input.	記号追加。
		11. 汎用出力	GPO General purpose output.	記号追加。
		12. P0/FUP, P1/FDW, P2/MVC, P3/CP1, P4/CP2, P5, P6, P7	GPI0/GP00/FUP, GPI1/GP01/FDW, GPI2/GP02/MVC, GPI3/GP03/CP1, GPI4/GP04/CP2, GPI5/GP05, GPI6/GP06, GPI7/GP07	表記統一。
		13. プラス方向パルス	PLS Plus directional pulse.	記号追加。
		14. 90 度位相差 A 相パルス	PHA Phase A pulse.	記号追加。
		15. OUT	OUT/PLS/PHA	表記統一。
		16. マイナス方向パルス	MNS Minus directional pulse .	記号追加。
		17. 90 度位相差 B 相パルス	PHB Phase B pulse.	記号追加。
		18. DIR	DIR/MNS/PHB	表記統一。
	<p>(お客様のご要望にお応えして、端子と信号を表記統一し、検索性も向上いたしました)</p> <p>※ 本書の内容については、将来予告なく変更することがあります。</p>			

以上